

РАЗРАБОТКА МЕТОДА КОРРЕКЦИИ ОШИБКИ НА ОСНОВЕ ИСПОЛЬЗОВАНИЯ МНОГОВЕРСИОННОЙ ИЗБЫТОЧНОСТИ МОДУЛЯРНЫХ КОДОВ

¹Белов С.П., ²Саркисов А.Б., ²Абакумова А.М., ²Калмыков И.А., ³Ряднов С.А.

¹ФГАОУ ВО «Белгородский государственный национальный исследовательский университет»,
Белгород, e-mail: kia762@yandex.ru;

²ФГАОУ ВО «Северо-Кавказский федеральный университет», Ставрополь, e-mail: kia762@yandex.ru;

³Филиал Московского государственного университета приборостроения и информатики
в городе Ставрополе, e-mail: kia762@yandex.ru

Стремление обеспечить обработку сигналов с максимальной производительности способствовали применению параллельных методов вычислений. Такое распараллеливание может происходить на различных уровнях. Особое внимание в настоящее время уделяется вопросам обеспечения параллельных вычислений на уровне операций. Для решения данной проблемы предлагается использовать непозиционные модулярные коды. Однако такие коды позволяют не только повышать производительность спецпроцессоров, но способны обнаруживать и корректировать ошибки, возникающие из-за отказов и сбоев оборудования. Разработка эффективного метода поиска местоположения и глубины ошибки на основе использования многоверсионной избыточности в модулярных кодах является актуальной задачей. В работе рассмотрены вопросы применения обобщенной полиадической системы для коррекции ошибок.

Ключевые слова: модулярные коды, параллельные вычисления, коррекция ошибок, полиномиальная система классов вычетов, позиционные характеристики, обобщенная полиадическая система

DEVELOPMENT OF A METHOD OF ERROR CORRECTION BASED ON USE MULTIVERSION REDUNDANCY MODULAR CODES

¹Belov S.P., ²Sarkisov A.B., ²Abakumova A.M., ²Kalmykov I.A., ³Ryadnov S.A.

¹Federal State Autonomous Educational Institution of Higher Education
«Belgorod State National Research University» Belgorod, e-mail: kia762@yandex.ru;

²Federal state Autonomous educational institution higher professional education
«North-Caucasian Federal University, Stavropol, e-mail: kia762@yandex.ru;

³Filial Moscow state University of instrument engineering and informatics
in the city of Stavropol, e-mail: kia762@yandex.ru

The desire to ensure maximum processing performance of signal contributed to the application of parallel computing techniques. Such parallelism can occur at various levels. Particular attention is now being paid to ensure that you are parallel computation-level operations. To solve this problem, we propose to use the modular nonpositional modular codes. However, these codes allow you to not only improve the performance of special processors, but are able to detect and correct errors that occur due to failures and hardware failures. GAP-effective processing algorithm to find the location and depth of the error codes is modular task. The paper deals with the application of the generalized system for mixed-radix system errors.

Keywords: modular codes, parallel computing, error correction, polynomial residue number system, positional characteristics, mixed-radix system

Современные специализированные вычислительные системы имеют достаточно сложную структуру. Стремление обеспечить обработку данных в реальном масштабе времени привело к активизации работ по применению параллельных методов. Особенно это наглядно проявляется при реализации алгоритмов и методов цифровой обработки сигналов [3, 5, 7, 9]. Все это приводит к снижению надежности работы таких устройств. Поэтому обеспечение устойчивости к отказам, возникающим в процессе работы специализированных процессоров, является актуальной задачей. При этом необходимо выбрать

такой вариант решения проблемы, который бы позволил реализовать процедуру коррекции ошибок при меньших схемных и временных затратах. Одним из перспективных путей решения этой проблемы является использование кодов полиномиальной системы классов вычетов (ПСКВ), способных обнаруживать и корректировать ошибки [5, 9].

Цель исследования

Сохранение работоспособного состояния параллельных вычислительных устройств во многом определяется скоростью и точностью определения местополо-

жения и глубины ошибки. При этом предпочтение отдается информационной, а не технологической надежности системы, которая может быть достигнута путем специального кодирования, обеспечивающего обнаружение ошибок, возникающих в результате сбоев и отказов, и их исправление.

Поэтому целью работы является разработка метода коррекции ошибок, который на основе многоверсионной избыточности, позволил бы повысить отказоустойчивость спецпроцессоров ЦОС при меньших схемных затратах чем метод маскирования отказов «2 из 3».

Материалы и методы исследования

В коде ПСКВ в качестве оснований непозиционной системы используются неприводимые полиномы $p_i(z)$ – неприводимые полиномы поля $GF(2)$; $i = 1, \dots, k$. Данный код относится к непозиционным кодам классов вычетов. В кодах ПСКВ берется сначала позиционный двоичный код $A = 1101\dots 1_2$. Затем он представляется в полиномиальной форме в виде

$$A(z) = f_{n-1}z^{n-1} + f_{n-2}z^{n-2} + \dots + f_1z^1 + f_0, \quad (1)$$

где $f_j = \{0, 1\}$ – элемент поля $GF(2)$.

Используя полученную полиномиальную форму, определяются соответствующие остатки, полученные при делении полинома $A(z)$ на основания ПСКВ. В результате получается набор остатков

$$A(z) = (\alpha_1(z), \alpha_2(z), \dots, \alpha_k(z)), \quad (2)$$

где $\alpha_i(z) \equiv A(z) \pmod{p_i(z)}$.

Произведение оснований кода ПСКВ позволяет определить рабочий диапазон

$$P(z) = \prod_{i=1}^k p_i(z). \quad (3)$$

Проведенный анализ работ [2, 7, 9] показал, что наиболее эффективно выполняются в кодах ПСКВ модульные операции. К этим операциям относятся – сложение, вычитание и умножение по модулю. Пусть даны два полинома $A(z) = (\alpha_1(z), \alpha_2(z), \dots, \alpha_k(z))$ и $B(z) = (b_1(z), b_2(z), \dots, b_k(z))$. Так как сравнения по одному и тому же модулю можно почленно складывать, то для модульных операций имеем

$$|A(z) + B(z)|_{p(z)}^+ = \left(|\alpha_1(z) + b_1(z)|_{p_1(z)}^+, |\alpha_1(z) + b_1(z)|_{p_2(z)}^+, \dots, |\alpha_k(z) + b_k(z)|_{p_k(z)}^+ \right), \quad (4)$$

$$|A(z) \circ B(z)|_{p(z)}^+ = \left(|\alpha_1(z) \circ b_1(z)|_{p_1(z)}^+, |\alpha_1(z) \circ b_1(z)|_{p_2(z)}^+, \dots, |\alpha_k(z) \circ b_k(z)|_{p_k(z)}^+ \right), \quad (5)$$

$$|A(z) \cdot B(z)|_{p(z)}^+ = \left(|\alpha_1(z) \cdot b_1(z)|_{p_1(z)}^+, |\alpha_1(z) \cdot b_1(z)|_{p_2(z)}^+, \dots, |\alpha_k(z) \cdot b_k(z)|_{p_k(z)}^+ \right). \quad (6)$$

где $+$ – операция суммирования по модулю p ; \circ – операция вычитания по модулю p .

Одной особенностью модулярных кодов является их способность корректировать ошибки, возникающие в процессе вычислений. Для этого в состав модулярных кодов вводят дополнительно контрольных оснований ПСКВ из условия

$$\deg p_{k+r} \geq \dots \geq \deg p_{k+1} \geq \deg p_k \geq \deg p_{k-1} \dots \quad (7)$$

В результате применения контрольных оснований ПСКВ происходит расширение рабочего диапазона до полного диапазона

$$P^*(x) = \prod_{i=1}^{k+r} p_i(x) = P(x) \prod_{i=k+1}^{k+r} p_i(x). \quad (8)$$

Так как ошибка переводит правильный $A(z) = (\alpha_1(z), \dots, \alpha_{k+r}(z))$ в ошибочный полином $A^*(z) = (\alpha_1(z), \dots, \alpha_i(z), \dots, \alpha_{k+r}(z))$, лежащий вне рабочего диапазона, то, зная местоположение искаженного полинома $A^*(z)$, можно однозначно определить модуль $p_i(z)$, по которому произошла ошибка, а также ее глубину.

Независимая и параллельная обработка остатков по основаниям ПСКВ служат основой для использования многоверсионной избыточности для коррекции ошибок, возникающих из-за сбоев в работе системы. В отличие от позиционных помехоустойчивых кодов, которые применяют единый алгоритм вычисления синдрома ошибки, модулярные коды характеризуются многоверсионным подходом к обнаружению и коррекции ошибок.

Так коды ПСКВ являются непозиционными, то для обнаружения местоположения и глубины ошибки используют позиционные характеристики (ПХ). Все множество методов коррекции ошибок можно разделить на две группы, в зависимости от используемой многоверсионной избыточности кодов ПСКВ. К первой относятся методы и алгоритмы контроля и коррекции ошибок непозиционного кода ПСКВ, базирующиеся на вычисление позиционных характеристик во временной области [1, 4, 5]. Что касается процедур второй группы, то они реализуются в частотной области [4]. Рассмотрим методы обнаружения и коррекции ошибок, работающие во временной области. В настоящее время широкое применение нашли такие методы вычисления ПХ как, интервальный номер, нормированный след, параллельная нулевизация, вычисление старших коэффициентов обобщенной полиадической системы. Наличие такой многоверсионной избыточности модулярных кодов позволяет разработчикам обоснованно выбирать соответствующий метод коррекции ошибок, исходя из заданных требований к вычислительным системам [8, 10].

Анализ известных методов контроля и коррекции ошибки в модульных избыточных кодах показал, что довольно часто поиск и исправление ошибок производится с помощью перевода чисел из модулярного кода в обобщенную полиадическую систему (ОПС) [4, 6]. Данные алгоритмы, основаны на вычисление коэффициентов промежуточной полиадической системы, в котром $A(z)$ изображается в виде

$$A(z) = a_1(z) + a_2(z)p_1(z) + \dots + a_n(z)p_1(z)p_2(z)\dots p_{k+r-1}(z). \quad (9)$$

Если $p_1(z), p_2(z), \dots, p_{k+r}(z)$, служат одновременно основаниями модульной системы и ОПС, тогда интервалы изменения цифр разрядов с одинаковыми номерами совпадут. Следовательно, если обеспечить соответствие между основаниями ОПС и основаниями системы классов вычетов, то справедливо

$$A = (\alpha_1(z), \alpha_2(z), \dots, \alpha_{k+r}(z)) = [a_1(z), a_2(z), \dots, a_{k+r}(z)]. \quad (10)$$

Исходя из условия, что $P_{\text{раб}} = \prod_{i=1}^k p_i(z)$, выражение (9) имеет вид

$$A(z) = a_1(z) + \dots + a_{k+1}(z)P_{\text{раб}}(z) + \dots + a_n(z)P_{\text{раб}}(z)p_{k+1}(z)\dots p_{k+r-1}(z). \quad (11)$$

Тогда на основании (11) можно сделать вывод о возможности применения коэффициентов ОПС для процедур поиска и локализации ошибки. Данный вывод основывается на том, что, начиная с $k+1$ -го коэффициента ОПС, в слагаемых равенства (11) в качестве сомножителя используется $P_{\text{раб}}(z)$. Таким образом, если полином $A(z)$ принадлежит рабочему диапазону $P_{\text{раб}}(z)$, то старшие коэффициенты ОПС должны $a_{k+1}(z) = 0, a_{k+2}(z) = 0, \dots, a_{k+r}(z) = 0$. В противном случае полином $A(z)$ содержит ошибку и находится вне $P_{\text{раб}}(z)$ кода ПСКВ.

Особенностью разработанного метода состоит в том, что наиболее трудоемкий этап перевода остатков – коэффициенты ОПС осуществляется путем параллельно-конвейерного вычисления коэффициентов с использованием китайской теоремы об остатках [6]. Тогда

$$\begin{aligned} A &= \alpha_1(z)B_1(z) + \dots + \alpha_{k+r}(z)B_{k+r}(z) = \\ &= \sum_{i=1}^{k+r} \alpha_i B_i \bmod P_{\text{полн}}(z), \end{aligned} \quad (13)$$

где $B_i(z)$ – ортогональный базис i -го основания.

Представив ортогональные базисы в виде коэффициентов ОПС, получаем

$$A = \alpha_1 [b_1^1, b_2^1, \dots, b_{k+r}^1] + \dots + \alpha_{k+r} [0, 0, \dots, b_{k+r}^{k+r}], \quad (14)$$

где b_i^j – коэффициенты ОПС j -го ортогонального базиса.

Тогда, проведя умножение вычетов α_i на соответствующие коэффициенты ОПС помодульно и по-разряду, при этом, учитывая превышение модуля p_i

$$P_{\text{раб}}(z) = \prod_{i=1}^2 p_i(z) = z^8 + z^7 + z^5 + z^4 + z^3 + z + 1.$$

Определим значение ортогональных базисов и представим их в ОПС.

$$B_1(z) = z^8 + z^4 + z^2 + z + 1 = [1, z^3 + z + 1, 1];$$

$$B_2(z) = z^{10} + z^8 + z^5 + z^4 + z^2 + z + 1 = [0, z^3 + z + 1, z^2 + z];$$

$$B_3(z) = z^{10} + z^5 + 1 = [0, 0, z^2 + z + 1].$$

Переведем в ОПС код ПСКВ $A(z) = z^7 + z^6 + z^4 + z^2 = (0, z^2 + 1, z^3 + z^2 + 1)$. Умножим остатки на ортогональные базисы, представленные в ОПС помодульно, учитывая количество превышения модуля. Результаты показаны в табл. 1.

Так как старший коэффициент $v_3 = 0$, то код ПСКВ не содержит ошибку.

Пусть произошла ошибка по первому основанию. Тогда код ПСКВ $A^* = (1, z^2 + 1, z^3 + z^2 + 1)$. Вычислим коэффициенты ОПС. Результаты вычисления коэффициентов ОПС показаны в табл. 2.

как перенос единицы при суммировании результата, коэффициенты ОПС могут быть найдены выражения

$$a_i = \left| \sum_{j=1}^i \left| \alpha_j b^j \right| \right|_{p_i}^+ + \eta_{i-1} \left| p_i \right|, \quad (15)$$

где η_{i-1} – переполнение, полученное при суммировании по модулю p_{i-1} .

Важнейшим из свойств кодов ПСКВ, является отсутствие межразрядных переносов при вычислении результата по модулю $p_i(z)$. Это позволяет свести операцию итеративного получения коэффициентов обобщенной полиадической системы к однократной процедуре, определяемой выражением

$$a_i(z) = \left| \sum_{j=1}^i \alpha_j(z) b^j(z) \right|_{p_i(z)}^+ \left| p_i(z) \right|, \quad (16)$$

где $i = 1, 2, \dots, n$ – количество оснований кода ПСКВ.

Результаты исследования и их обсуждение

Рассмотрим реализацию разработанного метода при минимальной избыточности кода ПСКВ. В системе ПСКВ с рабочими основаниями $p_1(z) = z^4 + z + 1$, $p_2(z) = z^4 + z^3 + 1$ и контрольным основанием – $p_3(z) = z^4 + z^3 + z^2 + z + 1$ вычислим значение рабочего диапазона

Таблица 1

Вычисление коэффициентов ОПС

Модули	$p_1(z) = z^4 + z + 1$	$p_2(z) = z^4 + z^3 + 1$		$p_3(z) = z^4 + z^3 + z^2 + z + 1$
Код ПСКВ	Произведение	Произведение	Превышение $p_2(x)$	Результат
$a_1(z) = 0$	0	0	0	0
$a_2(z) = z^2 + 1$	0	$z^3 + z^2$	$z + 1$	$1 + (z + 1) = z$
$a_3(z) = z^3 + z^2 + 1$	0	0	0	z
ОПС	$v_1(z) = 0$	$v_2(z) = z^3 + z^2$	–	$v_3(z) = 0$

Таблица 2

Вычисление коэффициентов ОПС при наличии ошибки

Модули	$p_1(z) = z^4 + z + 1$	$p_2(z) = z^4 + z^3 + 1$		$p_3(z) = z^4 + z^3 + z^2 + z + 1$
Код ПСКВ	Произведение	Произведение	Превышение $p_2(x)$	Результат
$a_1(z) = 0$	1	0	0	0
$a_2(z) = z^2 + 1$	0	$z^3 + z^2$	$z + 1$	$1 + (z + 1) = z$
$a_3(z) = z^3 + z^2 + 1$	0	0	0	z
ОПС	$v_1(z) = 1$	$v_2(z) = z^2 + z + 1$	–	$v_3(z) = 1$

Таблица 3

Зависимость коэффициентов ОПС от ошибки для поля $GF(2^4)$

Величина ошибки	Коэффициенты ОПС	
	$a_4(z)$	$a_3(z)$
$\Delta\alpha_1 = 1$	z^3	$z^3 + z^2 + z$
$\Delta\alpha_2 = 1$	$z^3 + z + 1$	$z^3 + z^2$
$\Delta\alpha_3 = z$	$z^3 + z^2 + z$	$z^3 + z$
$\Delta\alpha_4 = 1$	$z^2 + 1$	$z^3 + z^2 + z$
$\Delta\alpha_5 = z$	$z^3 + z$	$z^3 + z^2 + z + 1$
$\Delta\alpha_6 = z^2$	$z^3 + z^2$	$z^3 + z^2$
$\Delta\alpha_7 = z^3$	1	$z^3 + z$
$\Delta\alpha_8 = 1$	$z^2 + z$	$z^3 + z^2 + z$
$\Delta\alpha_9 = z$	$z^3 + z^2$	$z^3 + z^2 + z + 1$
$\Delta\alpha_{10} = z^2$	1	$z^3 + z^2$
$\Delta\alpha_{11} = z^3$	z	$z^3 + z + 1$
$\Delta\alpha_{12} = 1$	0	z
$\Delta\alpha_{13} = z$	0	z^2
$\Delta\alpha_{14} = z^2$	0	z^3
$\Delta\alpha_{15} = z^3$	0	$z + 1$

Так как старший коэффициент $v_3 = 1$, то код ПСКВ содержит ошибку.

Если в состав ПСКВ ввести два контрольных основания, удовлетворяющих условию (7), то непозиционный модулярный код сможет корректировать ошибки. В табл. 3 приведены значения старших коэффициентов ОПС для системы ПСКВ, имеющей:

- рабочие основания $p_1(z) = z + 1$, $p_2(z) = z^2 + z + 1$; $p_3(z) = z^4 + z^3 + z^2 + z + 1$;
- контрольные основания

$$p_2(z) = z^4 + z^3 + 1 \text{ и } p_1(z) = z^4 + z + 1.$$

При этом значение $|b^i(z)|^+$ заранее учитывает количество превышение модуля $p_i(z)$ как перенос единицы при суммировании результата.

Для исследования процессов поиска и локализации ошибки в непозиционном коде полиномиальной системы классов вычетов полей $GF(2^3)$, $GF(2^4)$, $GF(2^5)$ с использованием коэффициентов ОПС были разработаны математические модели. Про-

веденные исследования показали, что использование многоверсионной избыточности в методы вычисления коэффициентов ОПС для коррекции ошибок, позволяет сократить схемные затраты в 1,19 раз при обработке 16-разрядных данных по сравнению с методов маскирования отказов «2 из 3». При чем, с увеличением разрядности увеличивается эффективность схемной реализации.

Заключение

В статье проведена разработка нового метода использования многоверсионной избыточности модулярных кодов для коррекции ошибок на основе вычисления старших коэффициентов ОПС. Представлены результаты применения данного метода в кодах ПСКВ с одним и двумя контрольными основаниями. Показано, что использование минимальной избыточности позволяет обнаруживать факт ошибки. Проведенные исследования показали, что при использовании двух контрольных оснований код ПСКВ исправляет 100% однократных ошибок, требуя при этом при обработке 16-разрядных данных в 1,19 раз меньше схемных затрат чем метод маскирования отказов «2 из 3».

Исследование выполнено при финансовой поддержке РФФИ в рамках научного проекта № 16-37-50032.

Список литературы

1. Барсагаев А.А., Калмыков М.И. Алгоритмы обнаружения и коррекции ошибок в модулярных полиномиальных кодах // Международный журнал экспериментального образования. – 2014. – № 3 (часть 1). – С. 103–107.
2. Калмыков И.А., Саркисов А.Б., Калмыков М.И. Модулярный систолический процессор цифровой обработки сигналов с реконфигурируемой структурой // Вестник Северо-Кавказского федерального университета. – 2013. – № 2 (35). – С. 30–35.
3. Калмыков И.А., Зиновьев А.В., Гахов В.Р. Применение систолических ортогональных преобразований в полиномиальной системе классов вычетов для повышения эффективности цифровой обработки сигналов // Инфокоммуникационные технологии. – 2010. – Т. 8. № 3. – С. 4–11.
4. Калмыков И.А. Математические модели нейросетевых отказоустойчивых вычислительных средств, функционирующих в полиномиальной системе классов вычетов. – М.: ФИЗМАТЛИТ, – 2005. – 276 с.
5. Мартиросян А.Г., Калмыков М.И. Основные методы обеспечения отказоустойчивости специализированных вычислительных устройств цифровой обработки сигналов // Современные наукоемкие технологии. – 2014. – № 3. – С. 62–68.
6. Саркисов А. Б., Калмыков И. А., Степанова Е.П., Топоркова Е.В. Устройство для коррекции ошибок в полиномиальной системе классов вычетов // Патент России № 2560823. 2015. Бюл. № 25.
7. Червяков Н.И., Калмыков И.А., Щелкунова Ю.О. Математическая модель нейронной сети для коррекции ошибок в непозиционном коде расширенного поля Галуа // Нейрокомпьютеры: разработка, применение. – 2003. – № 8-9. – С. 10–16.
8. Червяков Н.И. Нейрокомпьютеры в остаточных классах/ Н.И. Червяков, А.В. Шапошников, П.А. Сахнюк, А.Н. Макоха // – М.: Радиотехника, 2003. – 272 с.
9. Kalmykov I.A., Katkov K.A., Naumenko D.O., Sarkisov A.B., Makarova A.V. Parallel modular technologies in digital signal processing // Life Science Journal – 2014. 11 (11s) – P. 435 – 438. <http://www.lifesciencesite.com>.
10. Mohan P.V. Residue Number Systems. Algorithms and Architectures. Springer. 2002.